

PROGRAMMA

Anno Scolastico 2022/2023

Classe: 3 sez. B

Disciplina: SISTEMI E RETI

Docenti: PATRACCONE ROSSELLA

FANTACCIONE ROBERTO

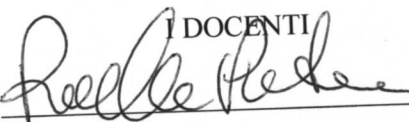

Programma Svolto

n°	UDA	n° u.d.	Unità didattiche	Argomenti svolti	Argomenti non svolti
1	LE ARCHITETTURE DEI SISTEMI DI ELABORAZIONE	1	L'architettura del computer	X	
		2	Il ruolo della CPU	X	
		3	Le memorie	X	
		4	Il bus secondo il modello di Von Neumann	X	
		5	I bus presenti nel PC	X	
		6	La gestione degli I/O	X	
		LAB	Automati con JFLAP, architettura dell'elaboratore	X	
2	IL LINGUAGGIO ASSEMBLY E L'INTERFACCIAMENTO	1	Il processore 8086	X	
		2	L'Assembly x86	X	
		3	La struttura di un programma Assembly	X	
		4	Le istruzioni di assegnazione Assembly	X	
		5	La scheda Arduino	X	
		LAB	Usare l'ambiente Turbo Assembler, Scheda Arduino	X	
3	COMUNICAZIONE E NETWORKING	1	Introduzione al networking	X	
		2	Il trasferimento dell'informazione	X	
		3	Architettura a strati ISO-OSI e TCP-IP	X	
		LAB	Comunicazione seriale tra PC e Arduino	X	
4	DISPOSITIVI PER LA REALIZZAZIONE DI RETI LOCALI	1	La connessione con cavi in rame	X	
		2	La connessione ottica		X
		3	La connessione wireless		X
		LAB	Realizzazione di cavi di rete	X	
5	LE RETI ETHERNET E LO STRATO DI COLLEGAMENTO	1	La tecnologia Ethernet	X	
		2	Le collisioni in Ethernet	X	
		3	Dispositivi di rete a livello 2	X	
		LAB	Collisioni con Cisco Packet Tracer	X	

Eventuali integrazioni al piano di lavoro annuale previsto

Cassino, 08/06/2023

I DOCENTI

GLI ALUNNI

